

MENU

SEARCH

INDEX

1/1



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11)Publication number: 10164010

(43)Date of publication of application: 19.06.1998

(51)Int.Cl.

H04J 13/00

H04J 14/00

H04J 14/04

H04J 14/06

(21)Application number: 08330343

(71)Applicant:

YUSEISHO TSUSHIN SOGO
KENKYUSHO

(22)Date of filing: 26.11.1996

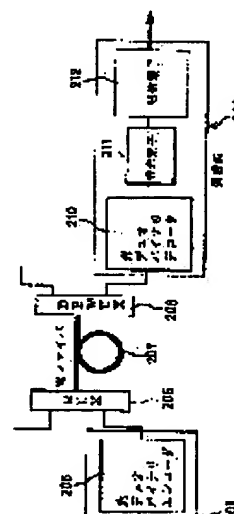
(72)Inventor:

KITAYAMA KENICHI
KURI TOSHIKI
KO TAKASHI
WADA HISAYA(54) OPTICAL CODE DIVISION MULTIPLEX TRANSMISSION ACCESS SYSTEM AND
DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide the optical code division multiplex transmission access system and device of a high speed and a large capacity.

SOLUTION: On a transmission side, optical pulses outputted from a pulse light source 202 are modulated in an optical modulator 203 based on payload data signals from a data generator 204, then encoded in an optical duo binary encoder 205 and transmitted through an optical multiplexer 206 and an optical fiber transmission line 207 to an optical demultiplexer 208 on a reception side. Then, demultiplexed light is decoded through an optical duo binary decoder 210 and converted to electric signals



[Date of request for examination]	26.11.1996
[Date of sending the examiner's decision of rejection]	
[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]	
[Date of final disposal for application]	
[Patent number]	2813774
[Date of registration]	14.08.1998
[Number of appeal against examiner's decision of rejection]	
[Date of requesting appeal against examiner's decision of rejection]	
[Date of extinction of right]	

Copyright (C); 1998 Japanese Patent Office

MENU

SEARCH

INDEX

(19) 日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平 10-164010

(43) 公開日 平成10年(1998)6月19日

(51) Int. Cl.⁶
H 0 4 J 13/00
14/00
14/04
14/06

識別記号

F I
H 0 4 J 13/00 A
H 0 4 B 9/00 F

審査請求 有 請求項の数 10 F D (全 10 頁)

(21) 出願番号 特願平 8-330343

(22) 出願日 平成8年(1996)11月26日

(71) 出願人 391027413
郵政省通信総合研究所長
東京都小金井市貫井北町4丁目2番1号
(72) 発明者 北山 研一
東京都小金井市貫井北町4-2-1郵政省通
信総合研究所内
(72) 発明者 久利 利明
東京都小金井市貫井北町4-2-1郵政省通
信総合研究所内
(72) 発明者 黄 巍
東京都小金井市貫井北町4-2-1郵政省通
信総合研究所内

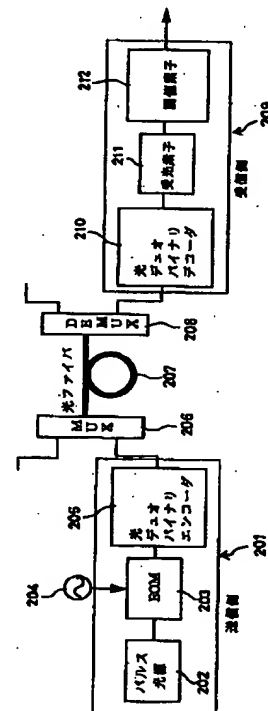
最終頁に続く

(54) 【発明の名称】 光符号分割多重伝送アクセス方式及び装置

(57) 【要約】

【課題】 高速で大容量の光符号分割多重伝送アクセス方式及び装置を提供する。

【解決手段】 送信側において、パルス光源 202 から出力された光パルスをデータ発生器 204 からのペイロードデータ信号に基づいて光変調器 203 で変調した後に光デュオバイナリ符号器 205 で符号化し、光合波器 206 及び光ファイバ伝送路 207 を介して、受信側の光分波器 208 に伝送する。そして分波された光は光デュオバイナリ復号器 210 を介して復号化されて、受光素子 211 で電気信号に変換され、閾値素子 212 でペイロードデータの判定・検出を行う。



【特許請求の範囲】

【請求項1】 送信側において、ペイロードデータを表す2値のデジタル信号の各ビットを、多値の有限個のチップからなる符号系列を用いて符号化し、それぞれ異なる符号によって符号化された複数のペイロード信号を多重化して、同時に同一の受信側に送信し、受信側において、符号化に用いたものと同一の符号と受信信号との相関をとることによって、特定のペイロードデータのみを復号化し、選択的に受信することを特徴とする光CDMA (Code-Division-Multiple-Access: 符号分割多重アクセス)方式。

【請求項2】 送信側において、符号の多値レベルをコヒーレントな光パルスの属性である位相、振幅、偏波方向等を用いて表現した光符号列を用いて符号化し、符号化された複数の光信号を合波することによって多重して光伝送線路で伝送し、受信側において、受信光信号のビット毎に光符号と光学的な手段で相関演算を行い自乗光検波によって得られる電気信号を閾値処理することによって、ピーク値が一定の値を越えたときのみ、ペイロードデータのビット値が“1”であると判定してこれを再生し、一方ピーク値が一定の値を越えないときにはペイロードデータのビット値が“0”であると判定して再生しないことによって元のペイロードデータを復調することを特徴とする光CDMA方式。

【請求項3】 請求項2に記載の多値の符号系列として、“0”、“-1”または“1”の3値の有限個のチップからなるデュオバイナリー符号を用いて符号化し、送信側では、上記それぞれ異なる符号によって符号化された複数のペイロード信号を多重化して、同時に同一の受信側に送信し、受信側では、符号化に用いたものと同一の符号と受信信号との相関をとることによって、特定のペイロードデータのみを復号化し、選択的に受信することを特徴とする光CDMA方式。

【請求項4】 請求項3に記載のデュオバイナリー符号として、送信側において符号の3値の“0”を光パルスが存在しない状態、“-1”と“1”を位相が互いに π だけ異なる光パルスを用いて表現した光デュオバイナリー符号を用いて符号化し、符号化された複数の光信号を合波することによって多重して、光伝送線路で伝送し、受信側において、受信光信号のビット毎に光符号と光学的な手段で相関演算を行い自乗光検波によって得られる電気信号を閾値処理することによって、ピーク値が一定の値を越えたときのみペイロードデータのビット値が“1”であると判定しこれを再生し、一方ピーク値が一定の値を越えないときにはペイロードデータのビット値が“0”であると判定し再生しないことよって元のペイロードデータを復調することを特徴とする光CDMA方

式。

【請求項5】 請求項4に記載のデュオバイナリー符号として、送信側において符号の3値の“0”を光パルスの位相が0、“-1”を光パルスの位相が $-\pi/2$ 、“1”を光パルスの位相が $\pi/2$ の光パルスを用いて表現した光デュオバイナリー符号を用いて符号化し、符号化された複数の光信号を合波することによって多重して光伝送線路で伝送し、

受信側において、受信光信号のビット毎に光符号と光学的な手段で相関演算を行い自乗光検波によって得られる電気信号を閾値処理することによって、ピーク値が一定の値を越えたときのみペイロードデータのビット値が“1”であると判定しこれを再生し、一方ピーク値が一定の値を越えないときにはペイロードデータのビット値が“0”であると判定し再生しないよって元のペイロードデータを復調することを特徴とする光CDMA方式。

【請求項6】 請求項2、請求項4若しくは請求項5の何れかに記載した光CDMA方式において、上記光伝送線路は1本の光ファイバであることを特徴とする光CDMA方式。

【請求項7】 請求項4または請求項5に記載の光デュオバイナリー符号の生成法として、時間的にコヒーレントな光パルスを分波してチップ数 N (≥ 2)の光チップパルスに分割し、光チップパルス間にそれぞれ一定の遅延時間差を与え、“0”に対して光チップパルスを遮断し、“-1”または“1”に対して π の位相差を与えた後、全ての光チップパルスを再度合波することによって光符号に相当する光チップパルス列を生成することを特徴とする光CDMA方式。

【請求項8】 光学的な手段で相関演算を行い復号化する方法として、光符号に相当する光チップパルス列を分波してチップ数 N (≥ 2)の光チップパルス列に分割し、各光チップパルス列に対して光符号化と逆の操作を施すことによって、光チップパルスの遅延および位相を回復した後、全ての光チップパルスを再度合波することを特徴とする光CDMA方式。

【請求項9】 時間的にコヒーレントな光パルスを分波する光分波器と、チップ数 N (≥ 2)の光チップパルスに分割する光タップと、光チップパルス間にそれぞれ一定の遅延時間差を与える光遅延線と、“0”に対して光チップパルスを遮断し、“-1”または“1”に対して π の位相差を与える光移相器と、全ての光チップパルスを再度合波する光合波器とから構成し、光符号に相当する光チップパルス列を生成する光デュオバイナリー符号器を設けたことを特徴とする光CDMA装置。

【請求項10】 光符号に相当する光チップパルス列を分波する光分波器と、チップ数 N (≥ 2)の光チップパルス列に分割する光タップと、各光チップパルス列に対して、“0”に対して光チップパルスを遮断し、“-1”または“1”に対して π の位相差を与える光遅延線

と、光チップパルスの遅延および位相を回復した後、全ての光チップパルスを再度合波する光合波器とから構成される光デュオバイナリー復号器を設けたことを特徴とする光CDMA装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、光通信における多重伝送方式及び装置、特に非同期の多重アクセスが求められる通信や、受信者が特定された有料放送通信方式及び装置に関連するものである。

【0002】

【従来の技術】従来の光CDMAとしては、文献D. B. Mortimore, Electron. Lett., vol. 21, p. 42 (1985)に提案されたのが最初である。図7は光CDMAの一般的なシステムのブロック図であり、701は光源、702は光変調器、703はデータ信号発生器、704は光符号器、705は光合波器、706は光ファイバリンク、707は光分波器、708は光復号器、709は受光素子、710は閾値素子である。この方式は光パルス強度のON/OFFによってユニポーラ符号の(1, 0)を表現する、いわゆるインコヒーレント光CDMAと呼ばれる。

【0003】図8はこのインコヒーレント光CDMAシステムの構成を示しており、801は光パルス、802は光符号器、803はM x 1の光合波器、804は光伝送路、805は1 x Mの光分波器、806は光復号器、807は受光素子、808は閾値素子である。

【0004】送信側では、送信機(図示せず)の送信信号は電気/光変換部801で光信号に変換され、光符号化器802を通して各チャンネルに割り当てられたパルス符号によって符号化され、スターカップラ803で合波され、光伝送路804へ送り出される。受信側では、送信されてきた信号がスターカップラ805によって各光復号器806に分配され、光復号器806で所定の相関をとり、その結果得られる自己相関のピーク値を受光素子807で電気信号に変換した後、閾値素子808で閾値処理して一定のレベル以上のときには、出力として"1"を再生する。

【0005】もう1つの光CDMAとしては、文献M. E. Marhic, IEEE J. Lightwave Technol. 11, 854 (1993)に提案されている、いわゆるコヒーレント光CDMAがある。この方式は光パルスの位相を変化させることによってバイポーラ符号を表現するものであり、例えば位相(0, π)をバイポーラ符号の値(-1, 1)に対応させる。

【0006】従来用いられている光符号化器は、光ファイバ遅延線とスターカップラで構成されており、インコヒーレント光CDMAの場合には、光ファイバの本数はチップのユニポーラ符号の"1"の数だけ必要となる。各光ファイバ長の差はチップレートTcの整数倍に設定する。入力光パルスはスターカップラで各光ファイバに分配され、各光ファイバを伝播することで遅延を受

けるので、再度スターカップラで合波すると所定のパルス符号に変換される。なお、光復号器は光符号器と同一の構成である。

【0007】一方、図9はコヒーレント光CDMAに用いられる光ファイバ・ラダー型の光符号器、光復号器であり、901は光ファイバ、902は3dBカップラである。これは3dBファイバカップラを多段に接続したもので、各段の光ファイバ長の差はチップレートTcに等しく設定されている。

10 【0008】インコヒーレント光CDMAとコヒーレント光CDMAの最大の相違は自己相関関数にある。図1には8チップの例を示している。自己相関のピークの強度値は、インコヒーレント光CDMAの場合には(重み)4、コヒーレント光CDMAでは(チップ数)8となる。ただし、重みは1つの符号中の強度が零でないチップの数として定義する。この結果から、コヒーレント光CDMAの方が一般にピーク値とサイドローブ値の差を大きくとることができ、閾値処理において閾値のマージンが大きく取れるという利点がある。

20 【0009】

【発明が解決しようとする課題】しかしながら、"0"および"1"のユニポーラ符号を用いるインコヒーレント光CDMAと"1"および"-1"のバイポーラ符号を用いるコヒーレント光CDMAでは、いずれも閾値処理をチップレートで行う必要があったため、閾値処理を行うエレクトロニクス・デバイスの応答速度の限界によってビットレートの高速化が困難であった。

【0010】

【課題を解決するための手段】本発明は、前述の欠点を鑑みてなされたものであり、"0"、"-1"または"1"の3値のいわゆるデュオバイナリー符号に基づく光デュオバイナリー符号を用いることによって、従来の光CDMAと同一のチップレートの符号を用いた場合に、符号系列の周波数帯域を従来よりも圧縮することができる。その結果、閾値素子の所要帯域幅を下げることができ、エレクトロニクス・デバイスの応答速度に対する要求を緩和できる。

30 【0011】言い換えると、従来のバイナリー符号を用いた光CDMAに対応できる応答速度を有するエレクトロニクスを用いれば、デュオバイナリー符号を導入することによってチップレートを上げることができ、ユーザ数の増加、情報ビットレートの高速化が期待できる。

【0012】

【発明の実施の形態】図2は本実施形態のシステム構成であり、送信機201、パルス光源202、光変調器203、データ発生器204、光デュオバイナリー符号器205、光合波器206、光ファイバ伝送路207、光分波器208、受信機209、光デュオバイナリー復号器210、受光素子211、及び閾値素子212から構成される。

【0013】光源202から出力される光パルス列は、光変調器203によってデータ発生器204からのバイナリデータで強度変調され、ON/OFFによってデータ値“0”、“1”を表わす光信号が生成され、さらに、これを光デュオバイナリ符号器205に通すことによって光信号はデュオバイナリ符号化され、送信信号となる。

【0014】そして、複数のユーザからの送信信号を多重化し、光ファイバ伝送路207で伝送した後、受信側で送信された信号は全ユーザに分配される。各ユーザはこれを光デュオバイナリ復号器210に通し、その出力を受光素子211で電気信号に変換した後、閾値素子212によって閾値処理を行い所望のデータを再生する。

【0015】先ずデュオバイナリ信号について説明する。図3は上記のデュオバイナリ符号の生成アルゴリズムを示している。デュオバイナリ符号の生成アルゴリズムは次式で表される。元のバイナリ符号を $d(k)$ とし、 $b(k)$ を次式で定義する。

【0016】

【数1】

$$b(k) = d(k) \div b(k-1)$$

【0017】ここで、 \div はXOR（排他論理和）を表す。デュオバイナリ符号 $c(k)$ は次式より得られる。

【0018】

【数2】

$$c(k) = b(k) + b(k-1)$$

【0019】図4は上記のアルゴリズムにしたがって生成されたデュオバイナリ符号と元のデータ $d(k)$ 、*30

* $b(k)$ の信号波形の一例を示している。

【0020】図5は符号長が8、重みが4の光デュオバイナリパルス符号とその自己相関波形の例を示している。

【0021】また、デュオバイナリ符号の“0”は光パルスをOFFとしている。自己相関の広がり 15

($=2N-1$)チップとなり、ピークの振幅値はデュオバイナリ信号に対して8となる。復号化における閾値処理はこの自己相関関数のピーク値の有無を検出するので、チップレート（1チップのパルス幅） T_c に対応するだけの十分な帯域の閾値素子が必要となる。

【0022】図6は光デュオバイナリ符号器の構成の一例であり、光タップ601、光導波路602、光移相器603、光合波器604から構成される。光タップ601間の導波路長はチップ時間 T_c に設定する。光タップ601の比率は0（通過）から1（全パワー引き落とし）まで可変できる。

【0023】また、“1”、“-1”の符号化は、入力光パルスをタップし、“-1”の場合にのみ光移相器603で π の位相シフトを与える。一方、“0”の符号化の場合には、タップ比率を0とし、タップ出力を0とする。なお、光デュオバイナリ復号器も光デュオバイナリ符号器と同一の構成である。

【0024】本光符号器・復号器は石英導波路を用いたPLC(Planar Lightwave Circuit)によって実際に実現されており、この場合の移相器には導波路に局所的にヒータを装荷し、温度制御によって屈折率を変化させる方法が採用されている。

【0025】

【表1】

	インコヒーレント光CDMA	コヒーレント光CDMA	光デュオバイナリCDMA
チップレート	T_c	T_c	$3N/2$
符号長(チップ数)	N	N	$3N/2$
重み	N	N	$\leq 3N/2$
符号帯域	$1/T_c$	$1/T_c$	$1/T_c$
符号数	M	M	$\sim 3M/2$
自己相関ピーク	N	N^2	$\leq 9N^2/4$
信号対干渉雑音電力比	$\geq N/(K-1)$	$3N/(K-1)$	$\leq 3N/(K-1)$

【0026】表1は従来の光CDMA方式との比較をまとめている。インコヒーレント光CDMAは従来の技術で説明したユニポーラ符号を用いるものであり、コヒーレント光CDMAは比較的新しい方式であり、バイポーラ符号の値（1，-1）を光パルスの位相の（0， π ）で表現するものである。なお、いずれの場合にも、復号化における閾値処理はチップレートで行うものとし、閾値素子の帯域は高々 $1/T_c$ という条件で比較している。

【0027】その結果、本方式の信号対干渉雑音電力比は他の2つとほぼ等しいが、バイナリ信号の帯域が $1/T_c$ （ T_c ：チップレート）であるのに対して、デュオバイナリ信号の帯域は約 $2/3$ に減少することである。そのため、閾値素子の帯域を一定とした場合には符号長を1.5倍長くできる。その結果、符号数を増やすことができ、他の2つに比べて収容できるユーザ数も多くなる。なお、閾値素子の帯域は高々 $1/T_c$ という

50 条件で比較している。

【0028】

【発明の効果】以上述べたように、本発明は光デュオバイナリー符号を用いることによって、符号系列の周波数帯域を圧縮し、従来よりもチップレートを上げることができるので、ユーザ数の増加や情報ビットレート的高速化が可能であり、マルチメディア通信に適した高速、大容量、非同期光多重アクセスネットワークの基盤技術となることが期待される。

【図面の簡単な説明】

【図1】本発明におけるインコヒーレント光CDMAとコヒーレント光CDMAの自己相関関数の例を示す概念図である。

【図2】本発明の一実施形態におけるの光CDMAシステム構成を示すブロック図である。

【図3】デュオバイナリー符号の生成アルゴリズムを示すブロック図である。

【図4】図3のアルゴリズムにしたがって生成されたデュオバイナリー符号と元のデータ $d(k)$ 、 $b(k)$ の信号波形の一例を示す概念図である。

【図5】光デュオバイナリーパルス符号とその自己相関波形との関係を示す概念図である。

【図6】光デュオバイナリー符号器の構成を示すブロック図である。

【図7】光CDMAの一般的なシステムのブロック図である。

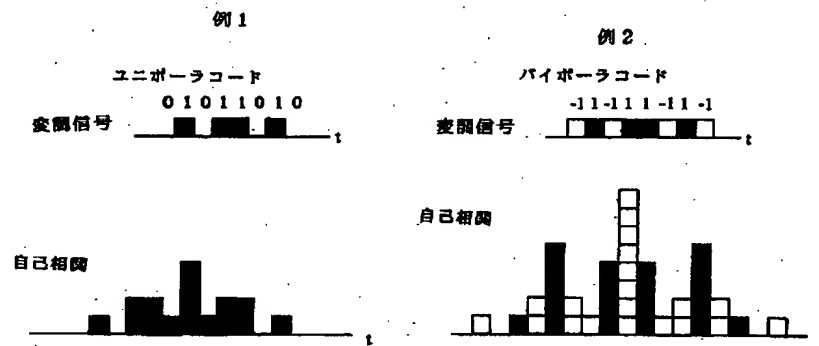
【図8】インコヒーレント光CDMAシステムの構成を示すブロック図である。

【図9】コヒーレント光CDMAに用いられる光ファイバ・ラダー型の光符号器、光復号器の構成を示す概念図である。

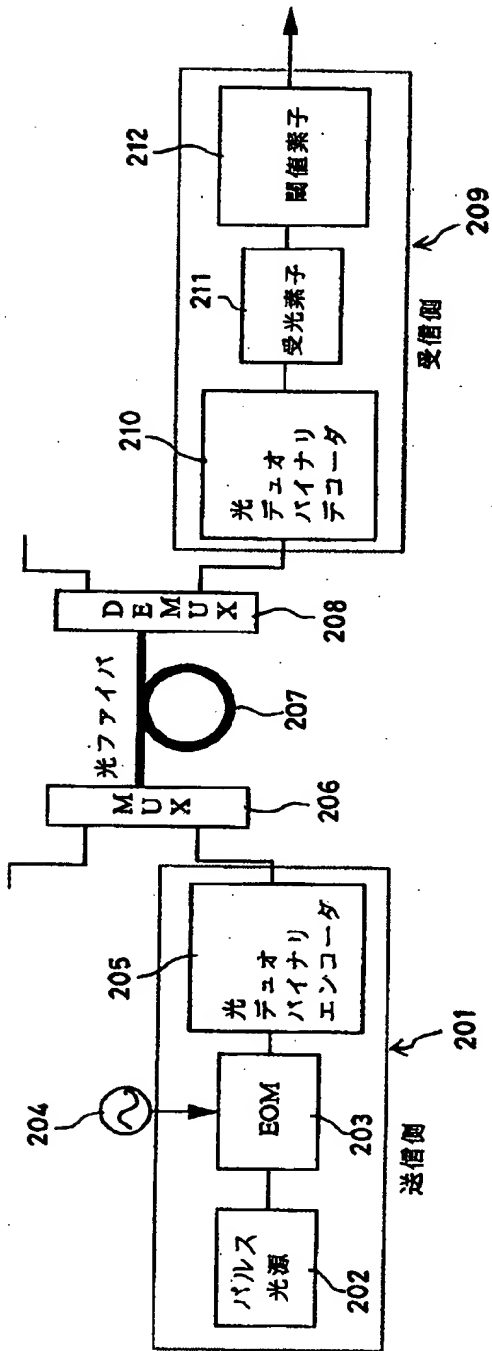
【符号の説明】

201	送信機
202	パルス光源
203	光変調器
204	データ発生器
205	光デュオバイナリー符号器
206, 604	光合波器
207	光ファイバ伝送路
208	光分波器
209	受信機
210	光デュオバイナリー復号器
211	受光素子
212	閾値素子
601	光タップ
602	光導波路
603	光移相器

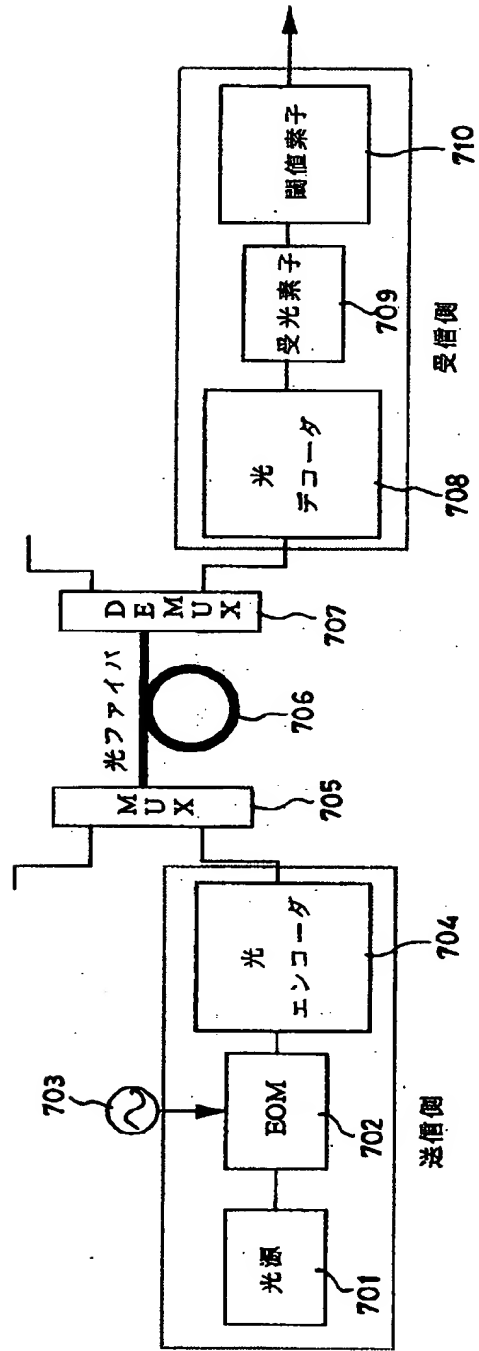
【図1】



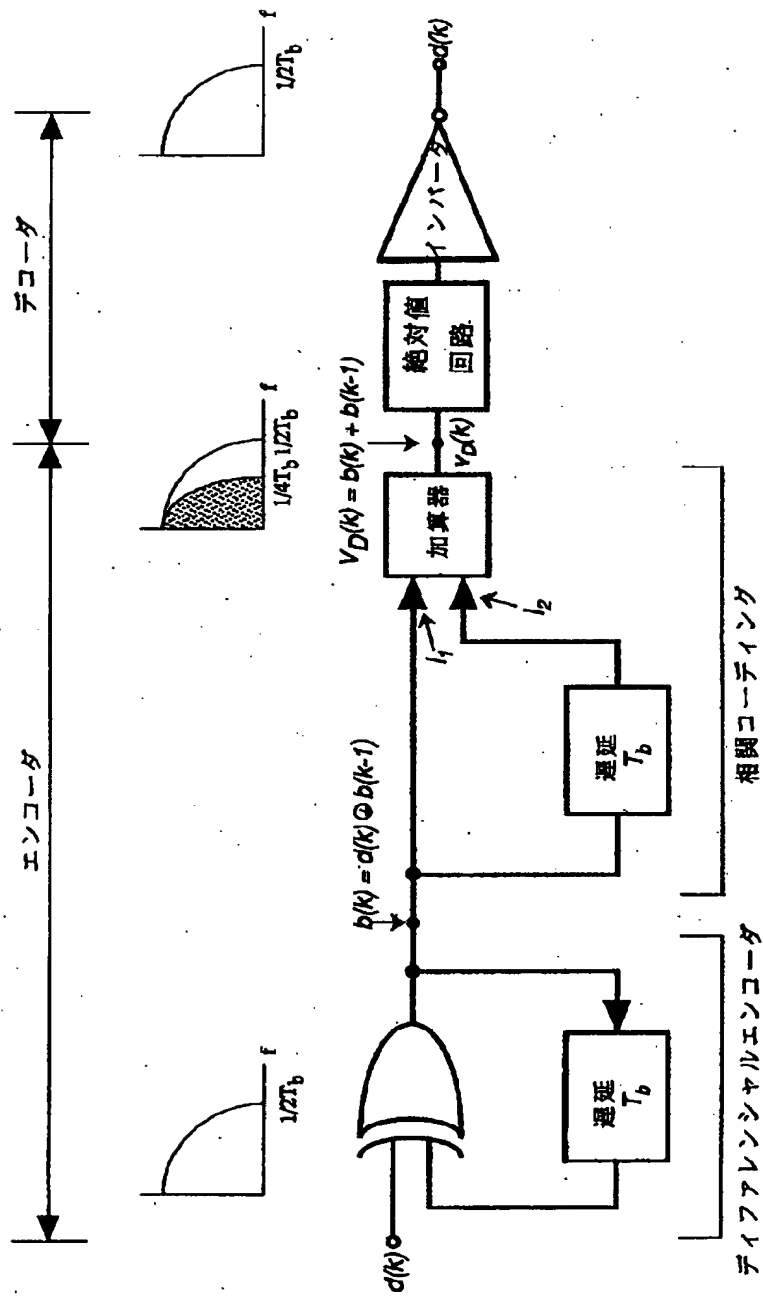
【図2】



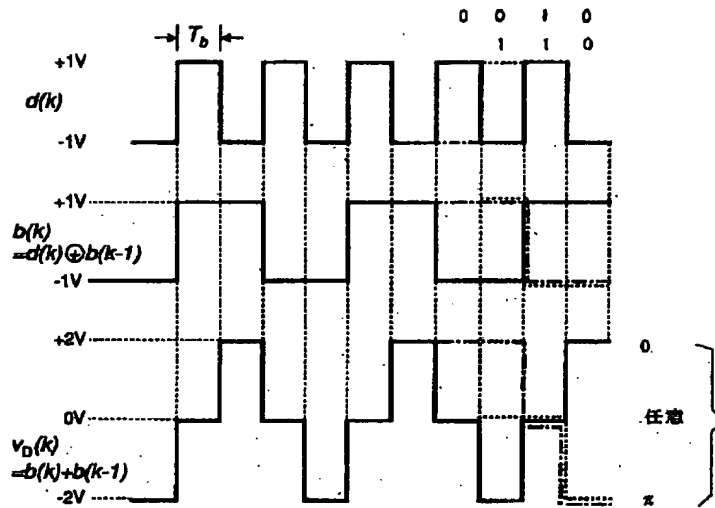
【図7】



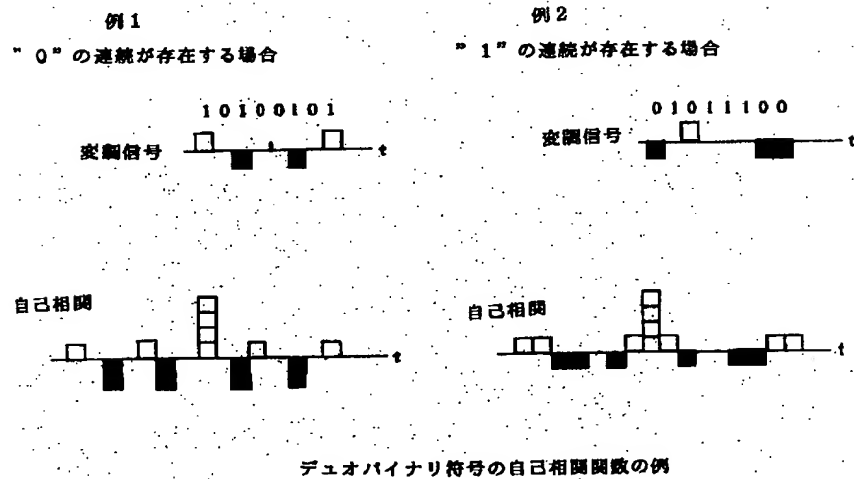
【図3】



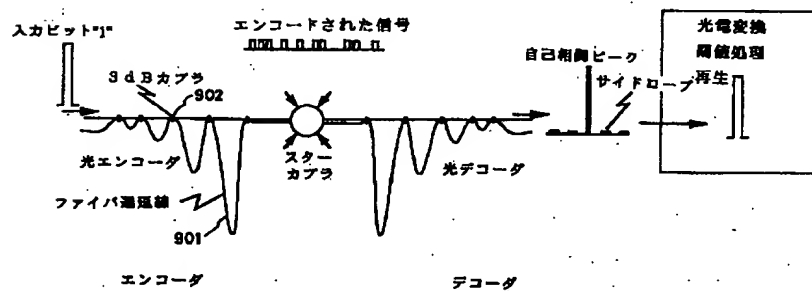
【図4】



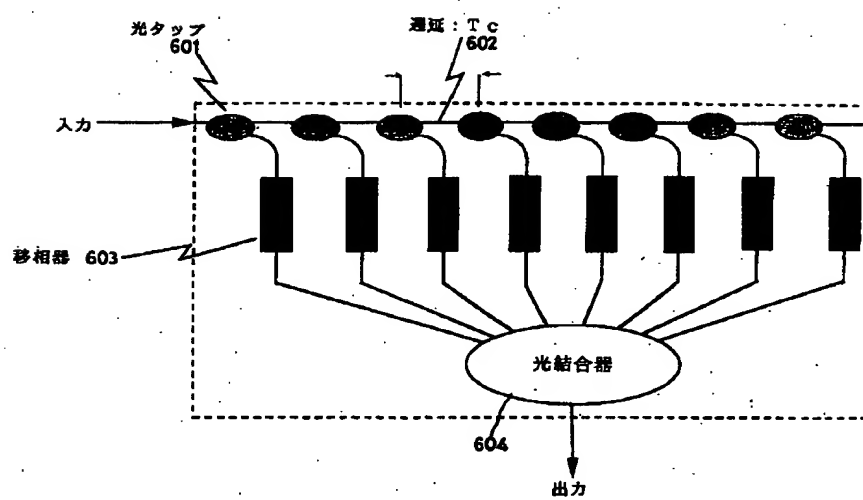
【図5】



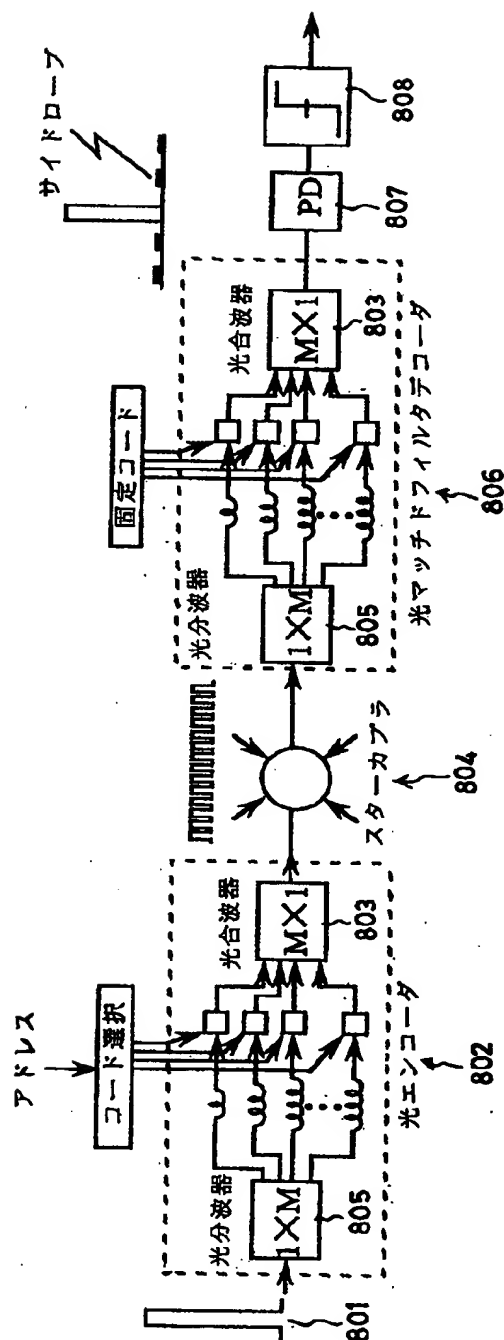
【図9】



【図6】



【図8】



フロントページの続き

(72)発明者 和田 尚也
 東京都小金井市貫井北町4-2-1 郵政省
 通信総合研究所内